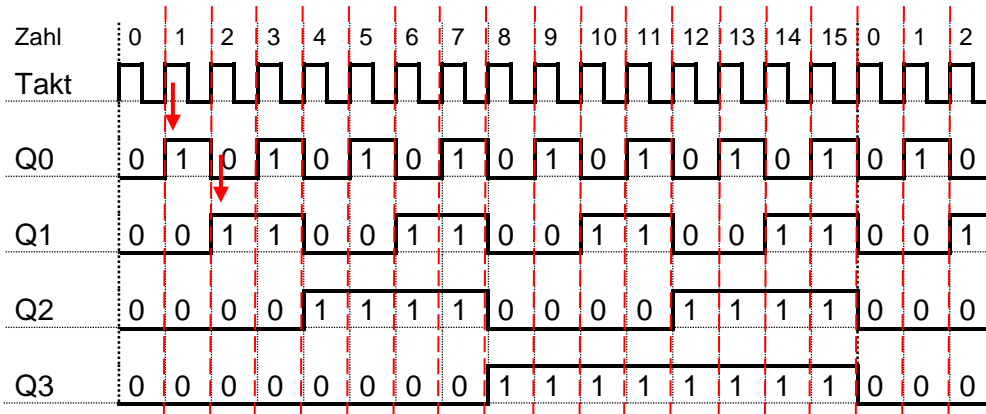


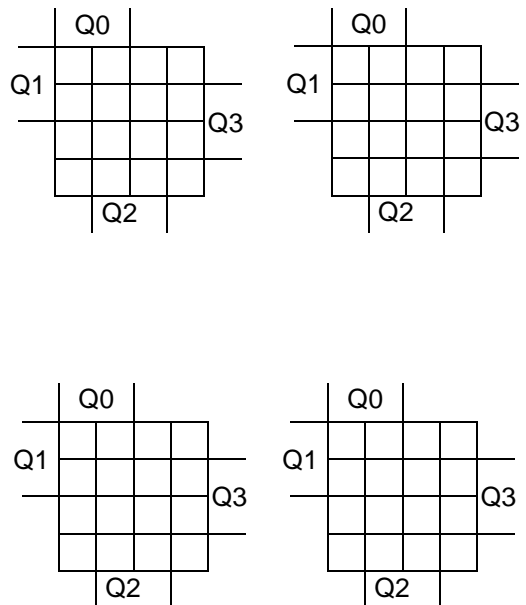
Synchroner Zähler 0 bis 15 aus D-FFs.



Funktionstabelle:

Nr	Q-VORHER				Q-NACHHER				D-Eingänge			
	Bit3	Bit2	Bit1	Bit0	Bit3	Bit2	Bit1	Bit0	Bit3	Bit2	Bit1	Bit0
0	0	0	0	0								
1	0	0	0	1								
2	0	0	1	0								
3	0	0	1	1								
4	0	1	0	0								
5	0	1	0	1								
6	0	1	1	0								
7	0	1	1	1								
8	1	0	0	0								
9	1	0	0	1								
10	1	0	1	0								
11	1	0	1	1								
12	1	1	0	0								
13	1	1	0	1								
14	1	1	1	0								
15	1	1	1	1								

KV-Diagramme:



Funktionsgleichungen:

$D_0 = \neg Q_0$

$D_1 =$

$D_2 =$

$D_3 =$

Abel-Schreibweise:

$FF1.d = FF1.q; \text{ oder } \text{Bit0}.d = \text{Bit0}.q;$

Schaltung:

